

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ИРКУТСКИЙ НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»

Структурное подразделение «Радиоэлектроники и телекоммуникационных систем»

УТВЕРЖДЕНА:
на заседании кафедры
Протокол №13 от 02 июня 2025 г.

Рабочая программа дисциплины

«ЦИФРОВЫЕ УСТРОЙСТВА И МИКРОПРОЦЕССОРЫ»

Направление: 11.03.01 Радиотехника

Радиотехнические средства передачи, приема и обработки сигналов

Квалификация: Бакалавр

Форма обучения: заочная

Документ подписан простой электронной подписью
Составитель программы: Просвирякова
Лариса Владимировна
Дата подписания: 24.06.2025

Документ подписан простой электронной подписью
Утвердил и согласовал: Ченский Александр
Геннадьевич
Дата подписания: 25.06.2025

Год набора – 2025

Иркутск, 2025 г.

1 Перечень планируемых результатов обучения по дисциплине, соотнесённых с планируемыми результатами освоения образовательной программы

1.1 Дисциплина «Цифровые устройства и микропроцессоры» обеспечивает формирование следующих компетенций с учётом индикаторов их достижения

Код, наименование компетенции	Код индикатора компетенции
ОПК ОС-3 Способность применять методы поиска, хранения, обработки, анализа и представления в требуемом формате информации из различных источников и баз данных, соблюдая при этом основные требования информационной безопасности	ОПК ОС-3.5
ОПК ОС-4 Способность понимать принципы работы современных информационных технологий, применять их при решении задач профессиональной деятельности, разрабатывать алгоритмы и компьютерные программы, пригодные для практического применения	ОПК ОС-4.4

1.2 В результате освоения дисциплины у обучающихся должны быть сформированы

Код индикатора	Содержание индикатора	Результат обучения
ОПК ОС-3.5	Использует навыки создания программ и работы с компьютерными программами схемотехнического моделирования для организации работы цифровых устройств	Знать стандарты и протоколы, применяемые в процессе проектирования отладки цифровых устройств Уметь Использовать стандарты и протоколы, применяемые в процессе проектирования, отладки и эксплуатации аппаратных и программных средств микропроцессорных устройств. Владеть навыками программирования микроконтроллеров
ОПК ОС-4.4	Использует стандарты и протоколы, применяемые в процессе проектирования, отладки и эксплуатации аппаратных и программных средств микропроцессорных устройств, Владеет навыками разработки алгоритмов и программирования микроконтроллеров	Знать стандарты и протоколы, применяемые в процессе проектирования, отладки и эксплуатации аппаратных и программных средств микропроцессорных устройств. Уметь использовать стандарты и протоколы, применяемые в процессе проектирования, отладки и эксплуатации аппаратных и программных средств микропроцессорных устройств. Владеть Навыками программирования микроконтроллеров

2 Место дисциплины в структуре ООП

Изучение дисциплины «Цифровые устройства и микропроцессоры» базируется на результатах освоения следующих дисциплин/практик: «Информационные технологии», «Математика», «Физика», «Методы программирования в системах радиосвязи»

Дисциплина является предшествующей для дисциплин/практик: «Оптические устройства в радиотехнике», «Основы компьютерного проектирования РЭС», «Производственная практика: технологическая (проектно-технологическая) практика», «Устройства приема и обработки сигналов»

3 Объем дисциплины

Объем дисциплины составляет – 4 ЗЕТ

Вид учебной работы	Трудоемкость в академических часах (Один академический час соответствует 45 минутам астрономического часа)		
	Всего	Учебный год № 3	Учебный год № 4
Общая трудоемкость дисциплины	144	36	108
Аудиторные занятия, в том числе:	18	2	16
лекции	4	2	2
лабораторные работы	10	0	10
практические/семинарские занятия	4	0	4
Самостоятельная работа (в т.ч. курсовое проектирование)	117	34	83
Трудоемкость промежуточной аттестации	9	0	9
Вид промежуточной аттестации (итогового контроля по дисциплине)	, Экзамен, Курсовой проект		Экзамен, Курсовой проект

4 Структура и содержание дисциплины

4.1 Сводные данные по содержанию дисциплины

Учебный год № 3

№ п/п	Наименование раздела и темы дисциплины	Виды контактной работы						СРС		Форма текущего контроля
		Лекции		ЛР		ПЗ(СЕМ)		№	Кол. Час.	
		№	Кол. Час.	№	Кол. Час.	№	Кол. Час.			
1	2	3	4	5	6	7	8	9	10	11
1	Основные понятия цифровой и импульсной техники. Схемотехника	1	1					1	14	Устный опрос

	цифровых устройств.									
2	Двоичные логические элементы. Элементы кодирования информации.	2	1					2		Устный опрос
2	Двоичные логические элементы. Элементы кодирования информации.							2		Устный опрос
2	Двоичные логические элементы. Элементы кодирования информации.							2	20	Устный опрос
	Промежуточная аттестация									
	Всего		2						34	

Учебный год № 4

№ п/п	Наименование раздела и темы дисциплины	Виды контактной работы						СРС		Форма текущего контроля
		Лекции		ЛР		ПЗ(СЕМ)		№	Кол. Час.	
		№	Кол. Час.	№	Кол. Час.	№	Кол. Час.			
1	2	3	4	5	6	7	8	9	10	11
1	Запоминающие устройства. Структура и архитектура микропроцессора.	1	1	1, 2, 3, 4, 5	5	1	2	1, 4	34	Устный опрос
2	Организация микропроцессорных систем. Методы и средства аппаратно-программной реализации алгоритмов работы МПУ.	2	1	6, 7, 8	5	2	2	2, 3	49	Устный опрос
	Промежуточная аттестация								9	Экзамен, Курсовой проект
	Всего		2		10		4		92	

4.2 Краткое содержание разделов и тем занятий

Учебный год № 3

№	Тема	Краткое содержание
1	Основные понятия цифровой и импульсной техники.	Представление и минимизация логических функций. Булева алгебра. Параметры микросхем. Сопряжение цифровых и аналоговых устройств.

	Схемотехника цифровых устройств.	АЦП, ЦАП. Положительная и отрицательная логика. Микросхемы с тремя логическими состояниями. Транзисторно-транзисторная логика. Цифровые МС КМОП. Схемы с непосредственными связями (ТЛНС). Схемотехника ИС инжекционной логики И2Л. Совместное применение разных серий ТТЛ
2	Двоичные логические элементы. Элементы кодирования информации.	Шифраторы. Дешифраторы, Сумматоры. Компараторы. Мультиплексоры. Регистры. Сопряжение цифровых и аналоговых устройств. АЦП, ЦАП
2	Двоичные логические элементы. Элементы кодирования информации.	Шифраторы. Дешифраторы, Сумматоры. Компараторы. Мультиплексоры. Регистры. Сопряжение цифровых и аналоговых устройств. АЦП, ЦАП
2	Двоичные логические элементы. Элементы кодирования информации.	Шифраторы. Дешифраторы, Сумматоры. Компараторы. Мультиплексоры. Регистры. Сопряжение цифровых и аналоговых устройств. АЦП, ЦАП

Учебный год № 4

№	Тема	Краткое содержание
1	Запоминающие устройства. Структура и архитектура микропроцессора.	Структура памяти в ЦУ, регистровая и матричная память. Элементарная ячейка памяти. ОЗУ. ПЗУ. Буферная память, стек. Сопряжение цифровых и аналоговых устройств. АЦП, ЦАП. Структура микропроцессора. Архитектура микропроцессора. Организация адреса и вычисление памяти. Микропроцессорный блок. Организация ввода-вывода. Ассемблер. Формат команд и их классификация. Семейства однокристалльных 8-и и 16-и разрядных микроконтроллеров. Синхронизация МК, вопросы организации памяти, форматы регистров специальных функций
2	Организация микропроцессорных систем. Методы и средства аппаратно-программной реализации алгоритмов работы МПУ.	Семейства модульных микроконтроллеров МС68НС16 и МС68300. Режимы работы многофункционального параллельного интерфейса и системно-ориентированного таймера, характеристика программно-доступных регистров. Универсальные процессоры CPU16 и CPU32, модульная технология построения многофункциональных устройств на одном кристалле. Обзор представителей семейств НС16 и 68300. Микропроцессорные системы, структура, возможности, перспектива развития. Специализация МК внутри семейств. Режимы работы многофункционального параллельного интерфейса и системно-ориентированного таймера, характеристика программно-доступных регистров Сравнительная оценка функциональных возможностей различных

	модификаций микроконтроллеров.
--	--------------------------------

4.3 Перечень лабораторных работ

Учебный год № 4

№	Наименование лабораторной работы	Кол-во академических часов
1	Исследование логических элементов	1
2	Исследование интегральных счетчиков и сумматоров	1
3	Исследование ГПИ на микросхемах	1
4	Исследование интегральных схем триггеров на базе универсального лабораторного стенда NI ELVIS	1
5	Исследование реверсивных счетчиков на базе микросхем ТТЛ	1
6	Составление и отладка программы для работы с портами ввода- вывода микроконтроллера AVR.	1
7	Составление программы и отладка для работы с UART- контроллером микроконтроллера AVR	2
8	Составление и отладка программы для работы с портами ввода- вывода микроконтроллера AVR	2

4.4 Перечень практических занятий

Учебный год № 4

№	Темы практических (семинарских) занятий	Кол-во академических часов
1	Исследование логических элементов	2
2	Минимизация логических функций	2

4.5 Самостоятельная работа

Учебный год № 3

№	Вид СРС	Кол-во академических часов
1	Выполнение тренировочных и обучающих тестов в дистанционном режиме	14
2	Написание отчета	20

Учебный год № 4

№	Вид СРС	Кол-во академических часов
1	Выполнение тренировочных и обучающих тестов	17
2	Написание курсового проекта (работы)	29
3	Оформление отчетов по лабораторным и практическим работам	20
4	Подготовка к практическим занятиям	17

В ходе проведения занятий по дисциплине используются следующие интерактивные методы обучения: Компьютерные симуляции

5 Перечень учебно-методического обеспечения дисциплины

5.1 Методические указания для обучающихся по освоению дисциплины

5.1.1 Методические указания для обучающихся по курсовому проектированию/работе:

<https://el.istu.edu/course/view.php?id=1873>

5.1.2 Методические указания для обучающихся по практическим занятиям

<https://el.istu.edu/course/view.php?id=1873>

5.1.3 Методические указания для обучающихся по лабораторным работам:

<https://el.istu.edu/course/view.php?id=1873>

5.1.4 Методические указания для обучающихся по самостоятельной работе:

<https://el.istu.edu/course/view.php?id=1873>

6 Фонд оценочных средств для контроля текущей успеваемости и проведения промежуточной аттестации по дисциплине

6.1 Оценочные средства для проведения текущего контроля

6.1.1 учебный год 3 | Устный опрос

Описание процедуры.

устный опрос проводится фронтально в начале каждой лекции по предыдущему материалу

Критерии оценивания.

1. Структура микропроцессора.
2. Архитектура микропроцессорные устройства формирования и обработки сигналов.
3. Организация адреса и вычисление памяти.
4. Микропроцессорный блок. Стекло.
5. Организация ввода-вывода.
6. Ассемблер. Формат команд и их классификация.
7. Семейства однокристальных 8-и и 16-и разрядных микроконтроллеров.
8. Синхронизация МК, вопросы организации памяти, форматы регистров специальных функций (Special Function Registers),
9. Организация и программное управление вводом-выводом информации; программное обеспечение, языки программирования высокого уровня.
10. Режимы работы интегрированных на кристалл новых периферийных устройств.

6.1.2 учебный год 4 | Устный опрос

Описание процедуры.

устный опрос проводится фронтально в начале каждой лекции по предыдущему материалу

Критерии оценивания.

.Навыки работы с программой AVR Studio:

1. Отладка программы

1. Воспользуйтесь готовой программой, выполненной в Assembler

2. Запустите AVR Studio.

3. Нажмите New Project: Выберите Atmel AVR Assembler, в поле Project name введите имя, выберите путь для сохранения (желательно вашу папку), нажмите Next:

Критерии оценки подробно описаны в п.6.1.1

6.2 Оценочные средства для проведения промежуточной аттестации

6.2.1 Критерии и средства (методы) оценивания индикаторов достижения компетенции в рамках промежуточной аттестации

Индикатор достижения компетенции	Критерии оценивания	Средства (методы) оценивания промежуточной аттестации
ОПК ОС-3.5	Знает стандарты и протоколы, применяемые в процессе проектирования отладки и эксплуатации аппаратных и программных средств микропроцессорных	Устное собеседование по теоретическим вопросам и выполнение практических заданий
ОПК ОС-4.4	Умеет применять нормативные документы при проектировании устройств на современных микропроцессорных БИС. Владеет навыками проектирования в среде Proteus	Устное собеседование по теоретическим вопросам и выполнение практических заданий

6.2.2 Типовые оценочные средства промежуточной аттестации

6.2.2.1 Учебный год 4, Типовые оценочные средства для проведения экзамена по дисциплине

6.2.2.1.1 Описание процедуры

Успешному проведению экзамена способствует систематическое посещение лекционных, практических и семинарских занятий, тщательная проработка вопросов, выносимых на обсуждения на групповых занятиях и самостоятельная подготовка обучающихся. При подготовке к экзамену необходимо ознакомиться с вопросами, составить структурно-логическую схему ответа на каждый вопрос, используя при этом материалы лекционных практических и семинарских занятий, рекомендуемую преподавателем литературу. При

возникновении сложностей в процессе подготовки к экзамену необходимо обратиться за консультацией к преподавателю.

Пример задания:

- 1 Основные параметры микросхем
 2. Системы счисления
 3. Элементы ТТЛ.
 4. Элементы ЭСЛ
 5. Элементы МОП и МДП
 6. ЭлементыК МОП
 7. Триггеры(общая характеристика).
 8. Асинхронный RS-триггер.
 9. Синхронный Д-триггер.
 10. Универсальный JK-триггер.
 11. Универсальный JK-триггер с дополнительными RS-входами
 12. Схемы преобразования триггеров.
 13. Организация памяти (классификация, основные характеристики).
 14. Полупроводниковые элементы памяти.
 15. Оперативная память
 16. Постоянное запоминающее устройство (ПЗУ)
 17. Стековая память
 18. Буферная память
 19. Структурная схема процессора(блок-схема)
 20. Последовательный и параллельный способы передачи информации.
 21. Структура памяти в микропроцессоре AVR.
 22. Оперативная память в микропроцессоре AVR
 23. Арифметико-логическое устройство. Регистр флагов. Очередь команд.
 24. Регистры общего назначения.
 25. Структура систем ввода-вывода
 26. Основные типы и структура каналов ввода-вывода
 27. Структурная схема микроконтроллера. . Назначение его основных узлов.
 28. Трехшинная архитектура микро ЭВМ. Шины адреса, данных и управления.
 29. Мультиплексная шина адреса–данных. Управление памятью и внешними устройствами. Дескрипторы. Организация стека.
 30. Назначение сигналов готовности, запроса прерываний и запроса прямого доступа к памяти..
 31. Методы адресации данных: непосредственная, прямая, регистровая, косвенно регистровая, косвенная регистровая относительная, базовая индексная, относительная базовая индексная.
 32. Методы адресации переходов: внутрисегментный прямой, короткие переходы, внутрисегментный косвенный, межсегментный прямой, межсегментный косвенный.
 33. Мультипроцессорные системы.
 34. ПЛИС, назначение, параметры, структура.
- Код компетенции Номера вопросов
ОПК ОС-3 15,16,17,18,19,20,21,22,23,24,25,26,27
ОПК ОС-4 1,2,3,10,14,28,29,30,31,32,33,34,35,34_

6.2.2.1.2 Критерии оценивания

Отлично	Хорошо	Удовлетворительн	Неудовлетворительно
----------------	---------------	-------------------------	----------------------------

		о	
Глубоко и прочно усвоил программный материал, исчерпывающе, последовательно, четко и логически стройно его излагает, умеет тесно увязывать теорию с практикой, свободно справляется с задачами, вопросами и другими видами применения знаний, не затрудняется с ответом при видоизменении заданий, использует в ответе материал научной литературы, правильно обосновывает принятое решение, владеет разносторонними навыками и приемами выполнения практических задач.	Твердо знает материал, грамотно и по существу излагает его, не допускает существенных неточностей в ответе на вопрос, правильно применяет теоретические положения при решении практических вопросов и задач, владеет необходимыми навыками	Имеет знания только основного материала, но не усвоил его деталей, допускает неточности, недостаточно правильные формулировки, нарушения логической последовательности в изложении программного материала, испытывает затруднения при выполнении практических работ.	Отсутствуют знания основного материала, допускает неточности, недостаточно правильные формулировки, нарушения логической последовательности в изложении программного материала, испытывает затруднения при выполнении практических работ.

6.2.2.2 Учебный год 4, Типовые оценочные средства для курсовой работы/курсового проектирования по дисциплине

6.2.2.2.1 Описание процедуры

К защите студент должен подготовить доклад, содержащий постановку задачи проектирования, краткое изложение проделанной работы и выводы. Автор докладывает результаты своей работы в течение 3-5 минут и отвечает на вопросы членов комиссии. При оценке работы учитываются способность работы в программе- симуляторе , работоспособность разработанных схем, правильность расчетов, обоснованность выводов,

грамотность и качество оформления расчетно-пояснительной записки, содержание доклада и оценка ответов на поставленные вопросы

Пример задания:

4 Запоминающее устройство на ИМС класса оперативных запоминающих устройств (ОЗУ)

4.1 Свойства микросхемы

Микросхема К531РУ8 (рисунок 4.1) – ОЗУ на 64 бита; ИМС имеет четыре информационных входа D1 – D4 и столько же информационных выходов Q1 –Q4, причем выходы с открытым коллектором. ОЗУ запоминает четырехразрядные двоичные числа (слова) от 0000=0 до 1111=15. Адресных входов четыре, они определяют местоположение (внутри ОЗУ) ячейки памяти, куда записывается или от-куда читается, слово (число). Так как набор адресных комбинаций: от 0=0000 до 15=1 111, ясно, что в ОЗУ можно записать 16 слов, каждое из ко-торых, как говорилось выше, состоит из 4 разрядов. Таким образом, информа-ционная часть данной ИМС состоит из 16 ячеек памяти, каждая из которых имеет 4 элемента памяти (триггера).

Режим работы (чтение или запись) определяется состоянием входа WR/RD: низкий уровень разрешает запись, а высокий – чтение. Исполнительный сигнал CS (выбор кристалла) подается в виде логического нуля последним.

Рисунок 9 – ОЗУ К531РУ8

Для моделирования ЗУ в Proteus возьмем аналог ОЗУ К531РУ8 - 74LS89

Рисунок 10 – Структурная схема 74LS89

D_1,D_2,D_3,D_4- информационные входы;

A_0,A_1,A_2,A_3- адресные входы;

O_1,O_2,O_3,O_4- информационные выходы (инверсные);

\overline{WE} - вход для подачи сигнала запись/чтение;

\overline{CS} - вход для подачи исполнительного сигнала.

Таблица 8 – Работа управляющих входов 74LS89

Операция	Входы	Выходы	
	(CS) ⁻	(WE) ⁻	Dn On
Запись	0	0	1
	0	0	1 0
Чтение	0	1	X (Данные) ⁻
Блок записи	1	0	0 1
	1	0	1 0
Хранение	1	1	X 1

Таблица 9 – Состояние микросхемы 74LS89

Входы Операция Состояние выходов

CS	WE	
0	0	Запись Обратный код входных сигналов
0	1	Считывание Обратный код адресуемого слова
1	0	Ввод данных запрещен Неопределённое
1	1	Блокировка Отключён (высокий уровень)

При $\overline{CS}=1$ и $\overline{WE}=1$ выходы обладают высоким импедансом (на выходе лог.1), микросхема хранит данные. Ввод/вывод информации производится, когда $\overline{CS}=0$. При $\overline{WE}=0$ производится запись, а при $\overline{WE}=1$ - чтение. Записываемая информация во время записи на выходе выдается в инвертированном виде.

Исполнительный сигнал \overline{CS} всегда подается последним.

4.2 Устройство и принцип работы

1. При заданном числе разрядов (8) следует образовать модуль на 8 разрядов, т.к. одна ячейка памяти микросхемы способна хранить только четырехразрядное слово, то надо взять 2 микросхемы 74LS89. Модуль имеет также 8 информационных выходов;

2. Общее число модулей ЗУ определяется делением заданного числа слов ЗУ на число 16 (емкость модуля), после деления следует взять ближайшее большее целое число.

$$N=40/16 \approx 3$$

ЗУ будет состоять из 3-х модулей.

3. Синтез ЗУ начинаем с определения числа адресных входов запоминающего устройства - по заданному числу слов n определяем общее число m адресных сигналов ЗУ по формуле (квадратные скобки означают - взять ближайшее большее целое число):

$$m = \lceil \log_2 n \rceil$$

$$m = 5,3 \text{ (логарифм от 40 по основанию 2)}$$

4. четыре младших разряда адресного сигнала подаются на адресные входы всех модулей (в виде параллельного соединения), они определяют ячейку памяти модуля, а оставшийся - это старший разряд, он будет определять модуль, который будет запоминать слово.

5. Выбор модуля осуществляется через дешифратор K555ИД10, описанный ранее.

4.3 Принцип работы

Когда на исполнительном входе \overline{ME} лог.1, дешифратор имеет на всех выходах лог.1. Этот уровень поступает на исполнительные входы модулей. ЗУ хранит данные. На выходах всех модулей ОЗУ - лог.1, а на выходе элементов И-НЕ соответственно лог.0.

Когда $\overline{ME}=0$, то этот уровень передается на разрешающий вход DC, и состояние его выходов определяют адресные входы A_4 и A_5 . Так же как и в модулях памяти 74LS189 при $\overline{WE}=0$ производится запись данных, а при $\overline{WE}=1$ - чтение.

Рассмотрим процесс записи в ОЗУ. Сначала подается сигнал запрета записи $\overline{WE}=1$. Затем устанавливается режим записи сигналом $\overline{WE}=0$. Далее необходимо задать ячейки для записи - подаются адресные сигналы. Допустим, подана комбинация 1101.

После подачи $\overline{WE}=1$ на этом выходе появляется лог.0, на остальных - лог.1. Лог.0 поступает на исполнительные входы модулей RAM3 и RAM4, остальные модули - в режиме запрета записи. Т.к. $A_3=1$, $A_2=1$, $A_1=0$ и $A_0=1$, то в ячейку памяти №13 модуля RAM3 записывается информация с входов D_1 - D_4 , а в тринадцатую ячейку RAM4 - данные с входов D_5 - D_8 . Для завершения записи надо подать $\overline{ME}=1$. Теперь можно выбрать следующий режим работы.

Режим чтения производится в следующей последовательности. Сначала подается сигнал $\overline{ME}=1$. Потом сигналом $\overline{WE}=1$ задается режим чтения. Далее подаются

адресные сигналы. Допустим, на адресные входы подана комбинация 11001. После подачи $\overline{ME}=0$. На выходах RAM3 и RAM4 появляются данные ячейки №13 этих модулей. На выходах остальных ОЗУ будет лог.1 (на них поданы $\overline{ME}=1$ и $\overline{WE}=1$).

Рисунок 11 – Устройство памяти на ИМС ОЗУ

Таблица 10 – Перечень ИМС

Позиционное обозначение	Наименование	Количество
DD1 – DD6	SN74LS89	6

6.2.2.2 Критерии оценивания

Отлично	Хорошо	Удовлетворительно	Неудовлетворительно
Расчеты выполнены верно, пояснительная записка оформлена грамотно, доклад четкий, содержательный, исчерпывающе, последовательно, четко и логически стройно отвечает на вопросы, правильно обосновывает принятое решение при выборе оборудования, владеет разносторонними навыками и приемами выполнения практических задач	Расчеты выполнены верно, пояснительная записка оформлена грамотно, доклад четкий, твердо знает материал, грамотно и по существу излагает его, но допускает небольшие неточности в ответах на вопросы, обосновывает принятое решение при выборе оборудования.	В расчетах есть незначительные ошибки, пояснительная записка оформлена грамотно, доклад не достаточно четкий, имеет знания только основного материала, но не усвоил его деталей, допускает неточности, недостаточно правильные формулировки в ответах на вопросы, нарушения логической последовательности в изложении материала	В расчетах есть значительные ошибки, пояснительная записка оформлена с ошибками, доклад не достаточно четкий, не знает значительной части материала, допускает существенные ошибки, неуверенно, с большими затруднениями обосновывает выбор оборудования.

7 Основная учебная литература

1. Нарышкин А. К. Цифровые устройства и микропроцессоры : учеб. пособие для вузов радиотехн. специальностей / А. К. Нарышкин, 2006. - 317.

2. Калабеков Бениамин Аршакович. Цифровые устройства и микропроцессорные системы : учеб. для сред. спец. учеб. заведений связи по специальностям 2004,2005,2006 / Б. А. Калабеков, 2002. - 336.

3. Просвирякова Л. В. Цифровые устройства и микропроцессоры : лабораторный практикум / Л. В. Просвирякова, 2018. - 118.

4. Просвирякова Л. В. Цифровые устройства и микропроцессоры : электронный курс / Л. В. Просвирякова, 2022

8 Дополнительная учебная литература и справочная

1. Бирюков С. А. Цифровые устройства на интегральных микросхемах / С. А. Бирюков, 1984. - 89.

2. Пухальский Геннадий Иванович. Цифровые устройства : учеб. пособие для техн. специальностей вузов / Геннадий Иванович Пухальский, Татьяна Яковлевна Новосельцева, 1996. - 885.

3. Безуглов Д. А. Цифровые устройства и микропроцессоры : учебное пособие для вузов направления 210300 (654200) "Радиотехника" / Д. А. Безуглов, И. В. Калиенко, 2006. - 468.

4. Цифровые устройства на микросхемах / В. Л. Волчек [и др.], 1975. - 192.

9 Ресурсы сети Интернет

1. <http://library.istu.edu/>
2. <https://e.lanbook.com/>

10 Профессиональные базы данных

1. <http://new.fips.ru/>
2. <http://www1.fips.ru/>

11 Перечень информационных технологий, лицензионных и свободно распространяемых специализированных программных средств, информационных справочных систем

1. Лицензионное программное обеспечение Системное программное обеспечение
2. Лицензионное программное обеспечение Пакет прикладных офисных программ
3. Лицензионное программное обеспечение Интернет-браузер

12 Материально-техническое обеспечение дисциплины

1. Учебная аудитория для проведения лекционных занятий, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации. Оснащение: комплект учебной мебели, рабочее место преподавателя, доска. Мультимедийное оборудование (в том числе переносное): мультимедийный проектор, экран, акустическая система, компьютер с выходом в интернет.

2. Учебная аудитория для проведения лабораторных/практических (семинарских) занятий, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации. Оснащение: комплект учебной мебели, рабочее место преподавателя, доска. Мультимедийное оборудование (в том числе переносное): мультимедийный проектор, экран, акустическая система, компьютер с выходом в интернет.